

COPY

SON-1662

PA NT APPLICATION

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE



In the Patent Application of)
HIROSHI MORI et al.)
Serial No. (Not yet assigned))
Filed: October 19, 1999)
For: FLAT TYPE PLASMA DISCHARGE)
DISPLAY DEVICE AND DRIVING METHOD)

)
ATTN:
APPLICATION BRANCH

CLAIM TO PRIORITY UNDER 35 U.S.C. 119

Assistant Commissioner for Patents
Washington, D.C. 20231

Sir:

The benefit of the filing date of the following prior applications filed in the following foreign country is hereby requested and the right of priority provided under 35 U.S.C. 119 is hereby claimed:

Japanese Patent Appl. No. P10-302713, filed October 23, 1998

Japanese Patent Appl. No. P11-107070, filed April 14, 1999

Japanese Patent Appl. No. P11-235780, filed August 23, 1999

In support of this claim, filed herewith is a certified copy of each of said original

foreign applications.

Respectfully submitted,

Ronald P. Kananen
Reg. No. 24,104

Dated: October 19, 1999

RADER, FISHMAN & GRAUER P.L.L.C.
1233 20TH Street, NW
Suite 501
Washington, DC 20036
202-955-3750-Phone
202-955-3751 - Fax

JPPO OIC

日本国特許庁

PATENT OFFICE
JAPANESE GOVERNMENT

別紙添付の書類に記載されている事項は下記の出願書類に記載されて
いる事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed
th this Office.

出願年月日
Date of Application:

1998年10月23日

出願番号
Application Number:

平成10年特許願第302713号

出願人
Applicant(s):

ソニー株式会社

JC821 U.S. PTO
09/980334

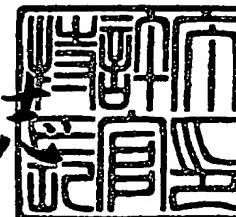


11/19/01

1999年 8月19日

特許庁長官
Commissioner,
Patent Office

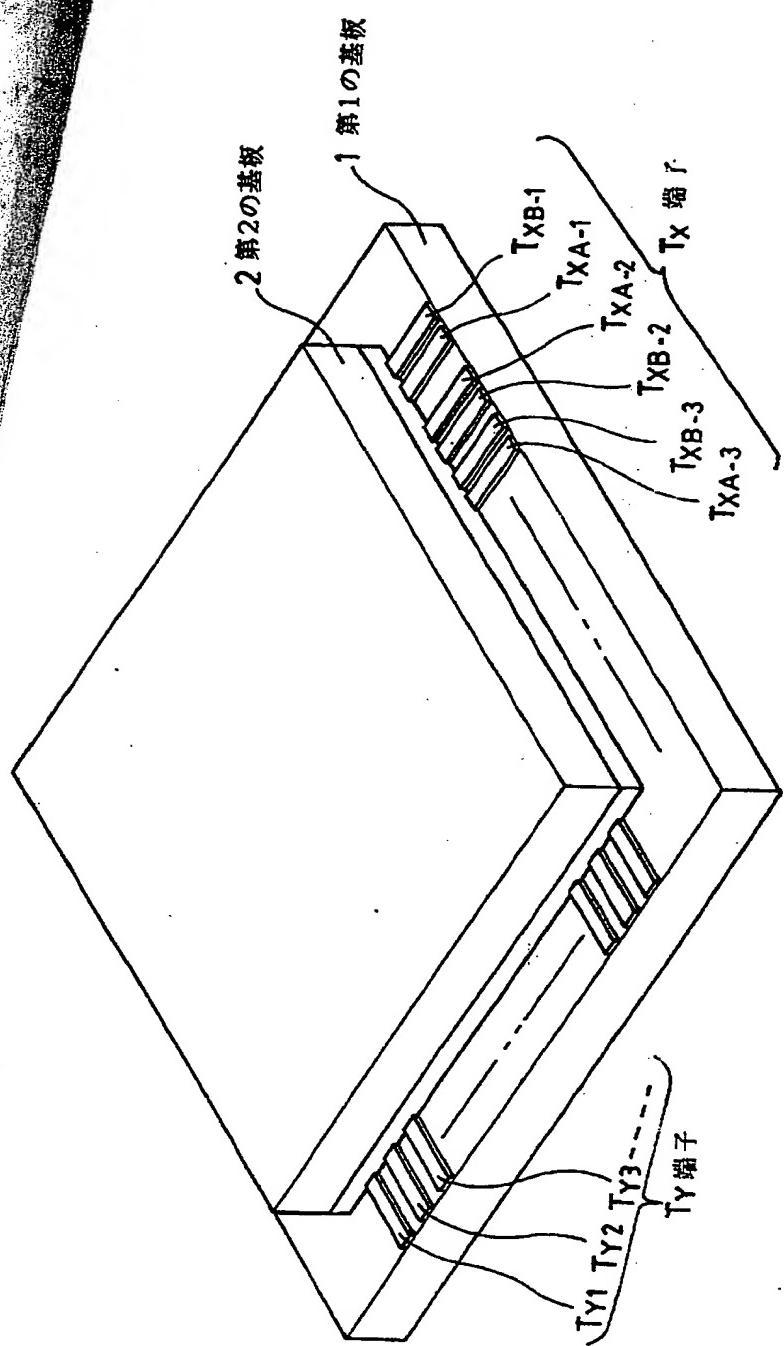
佐山 建

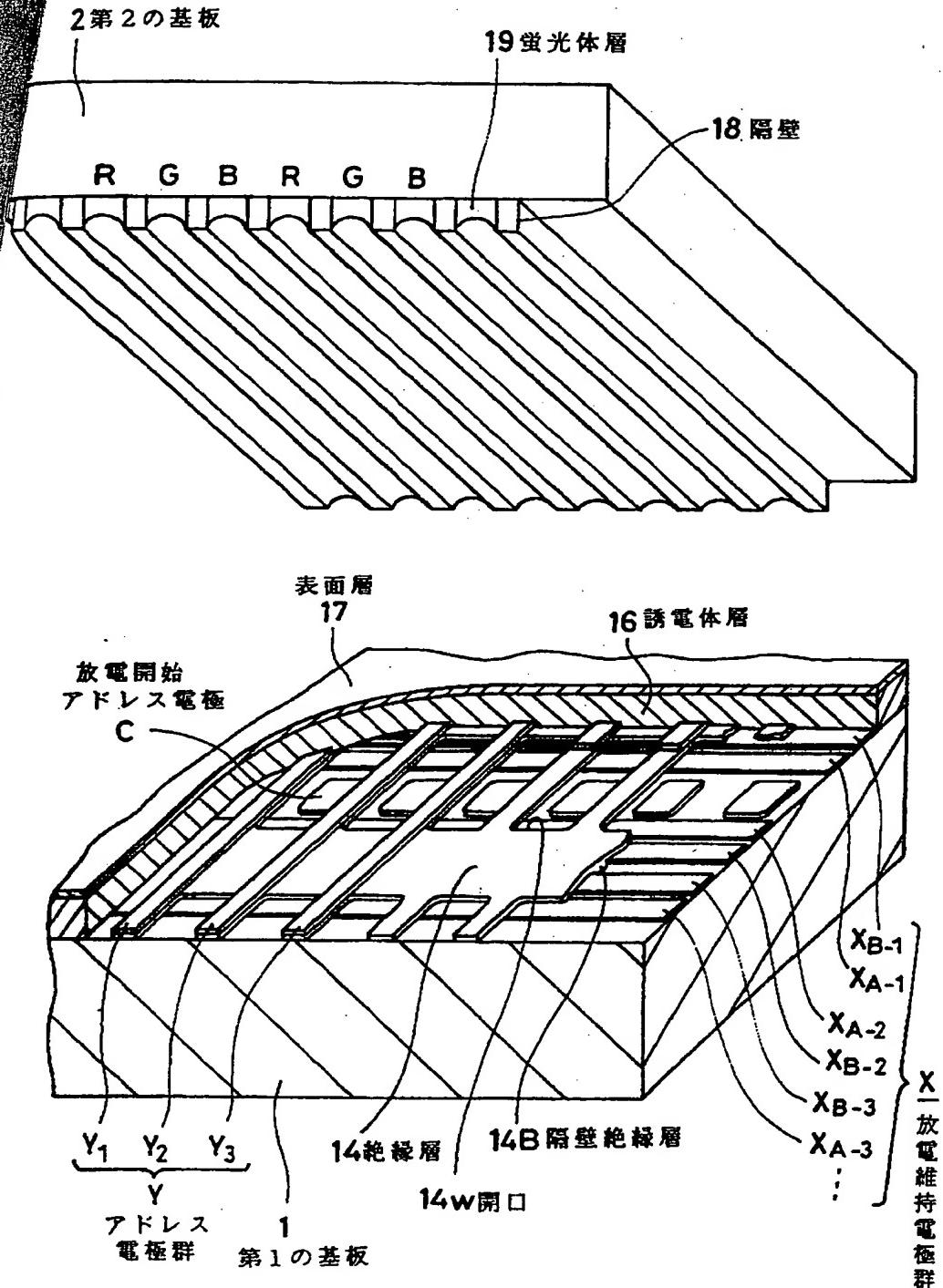


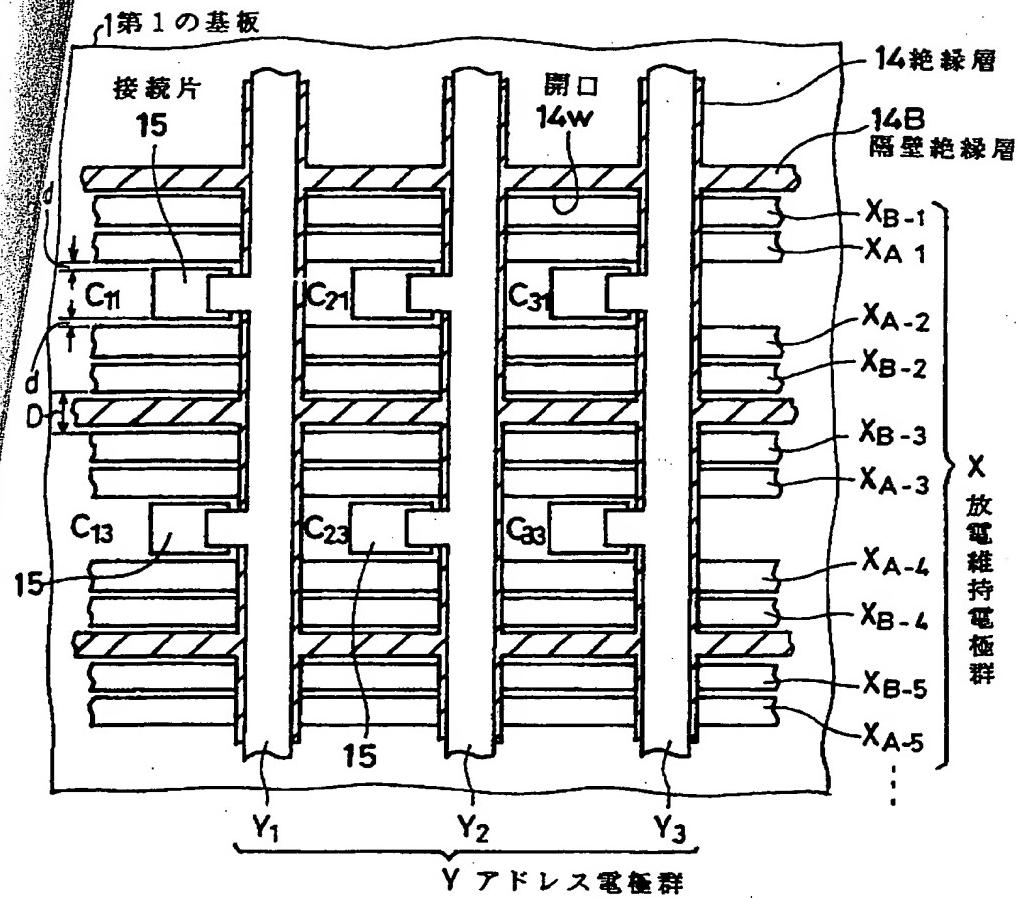
出証番号 出証特平11-3058238

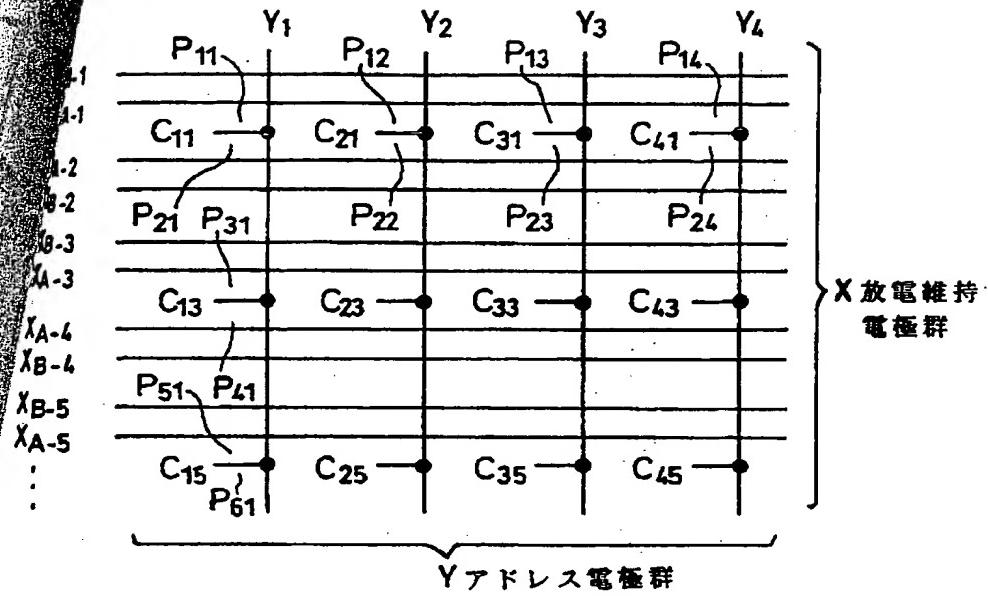
【書類名】 特許願
 【整理番号】 9800784202
 【提出日】 平成10年10月23日
 【あて先】 特許庁長官殿
 【国際特許分類】 H01J 11/00
 G09G 3/28
 【発明の名称】 平面型プラズマ放電表示装置と駆動方法
 【請求項の数】 14
 【発明者】
 【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社
 内
 【氏名】 森 啓
 【発明者】
 【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会
 社内
 【氏名】 安倍 浩信
 【特許出願人】
 【識別番号】 000002185
 【氏名又は名称】 ソニー株式会社
 【代表者】 出井 伸之
 【代理人】
 【識別番号】 100080883
 【弁理士】
 【氏名又は名称】 松隈 秀盛
 【電話番号】 03-3343-5821
 【手数料の表示】
 【予納台帳番号】 012645
 【納付金額】 21,000円

図面

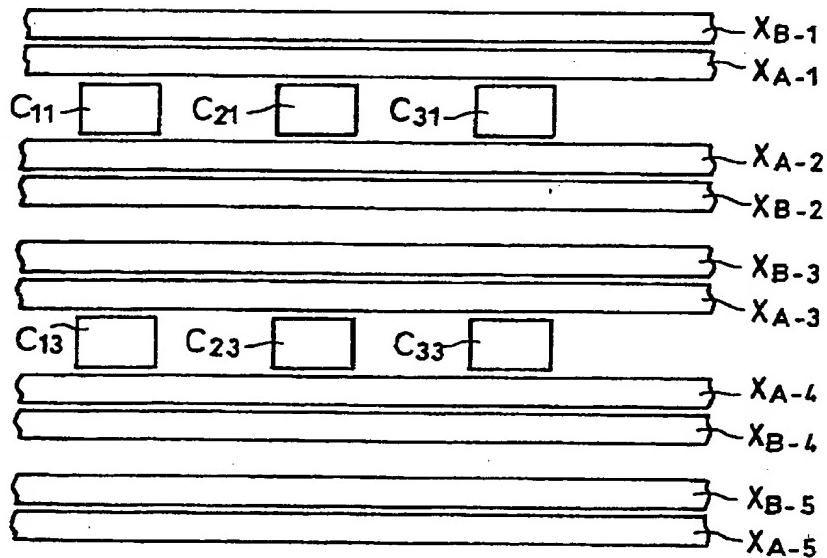


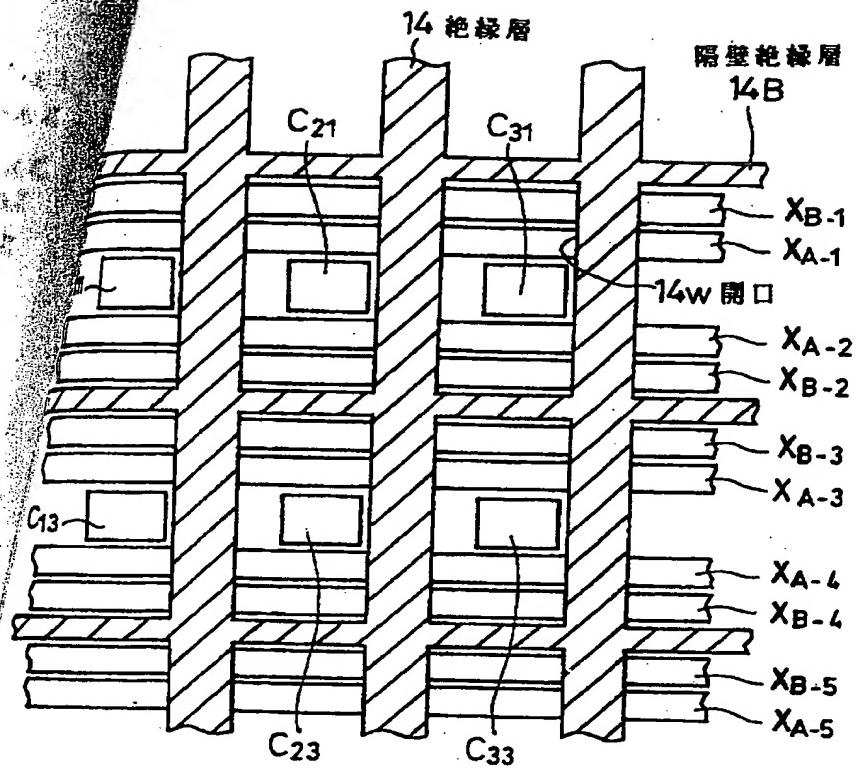


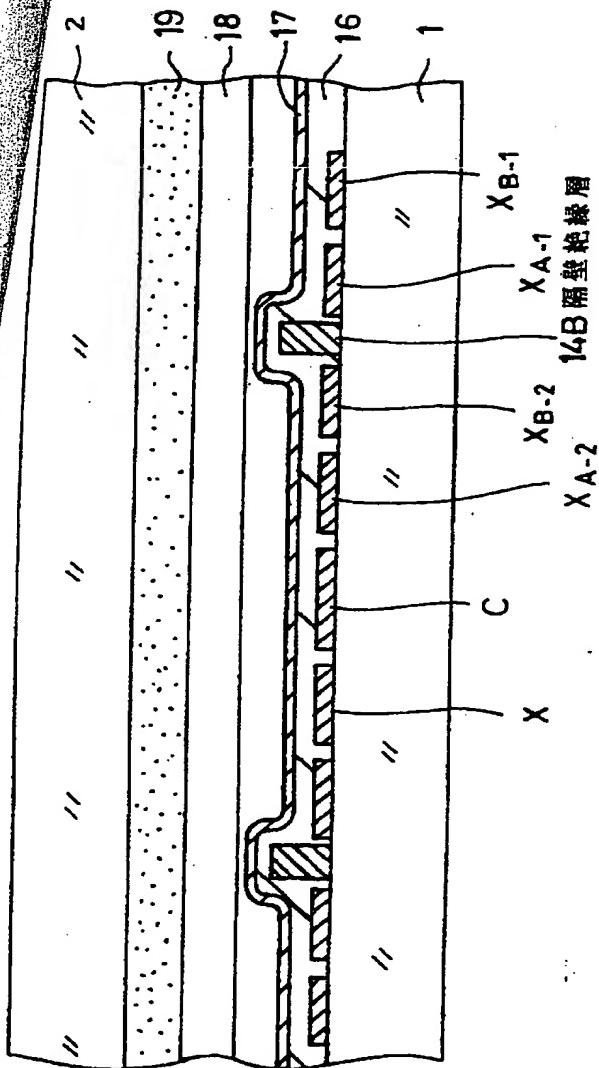


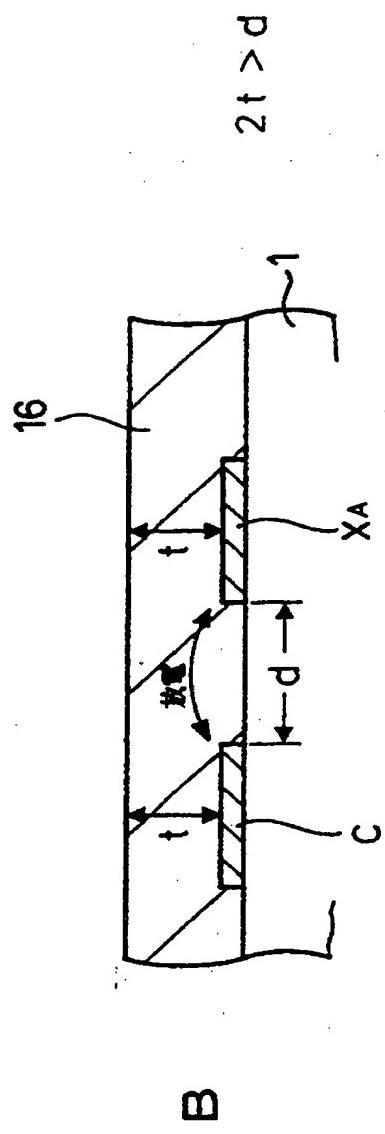
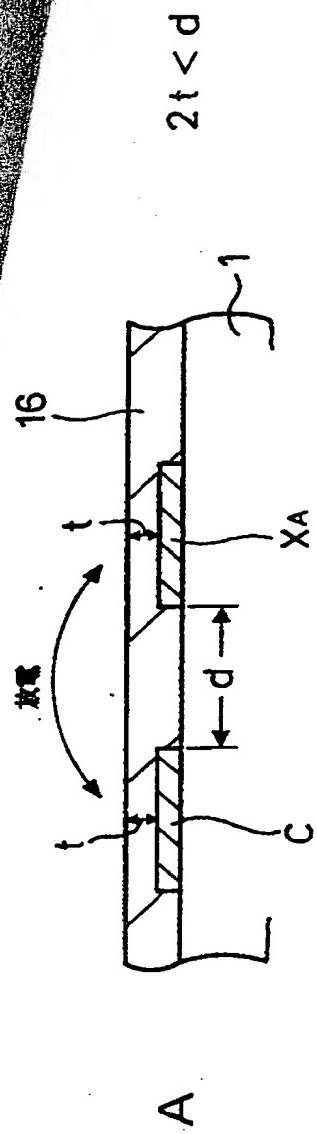


[図5]

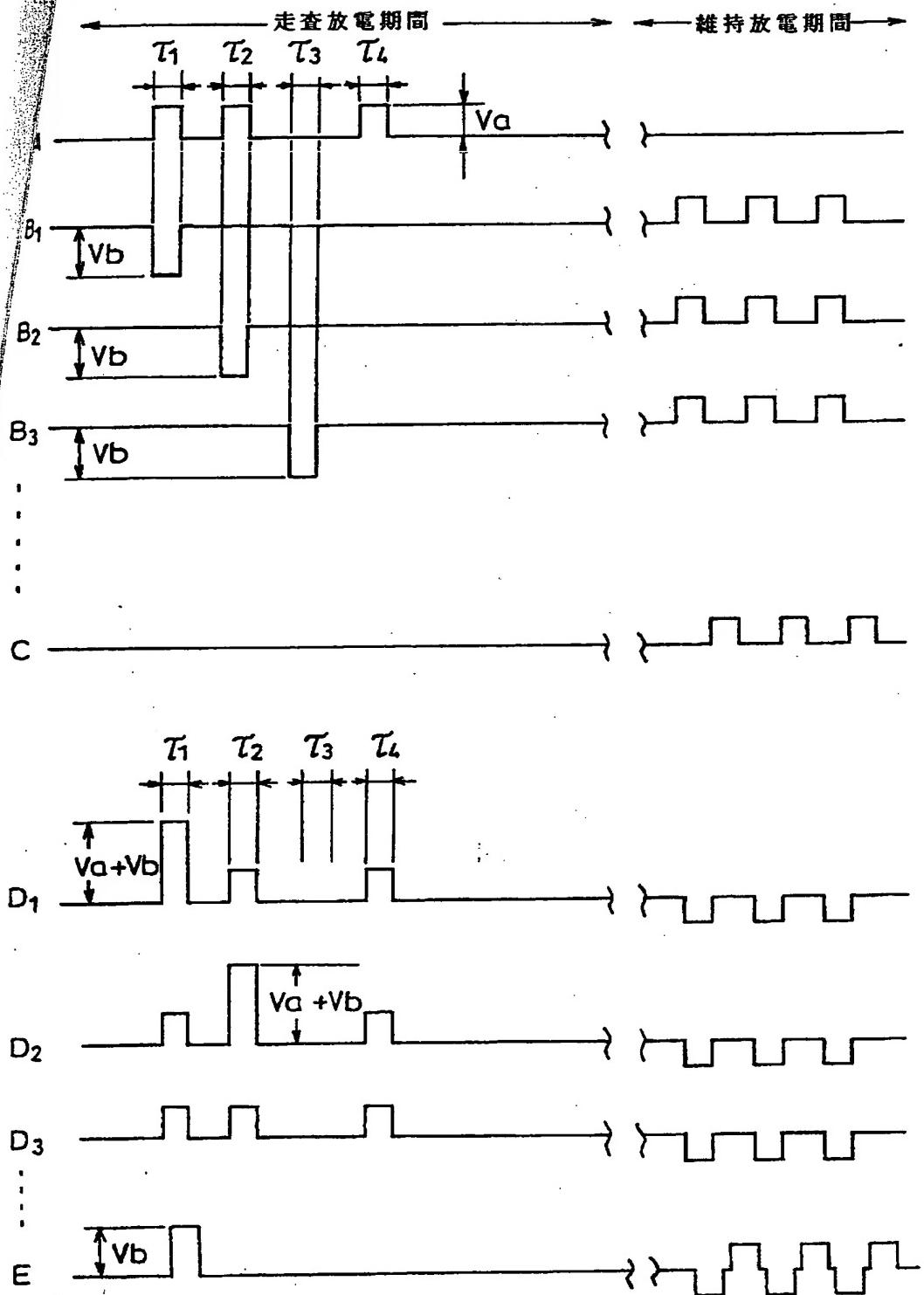


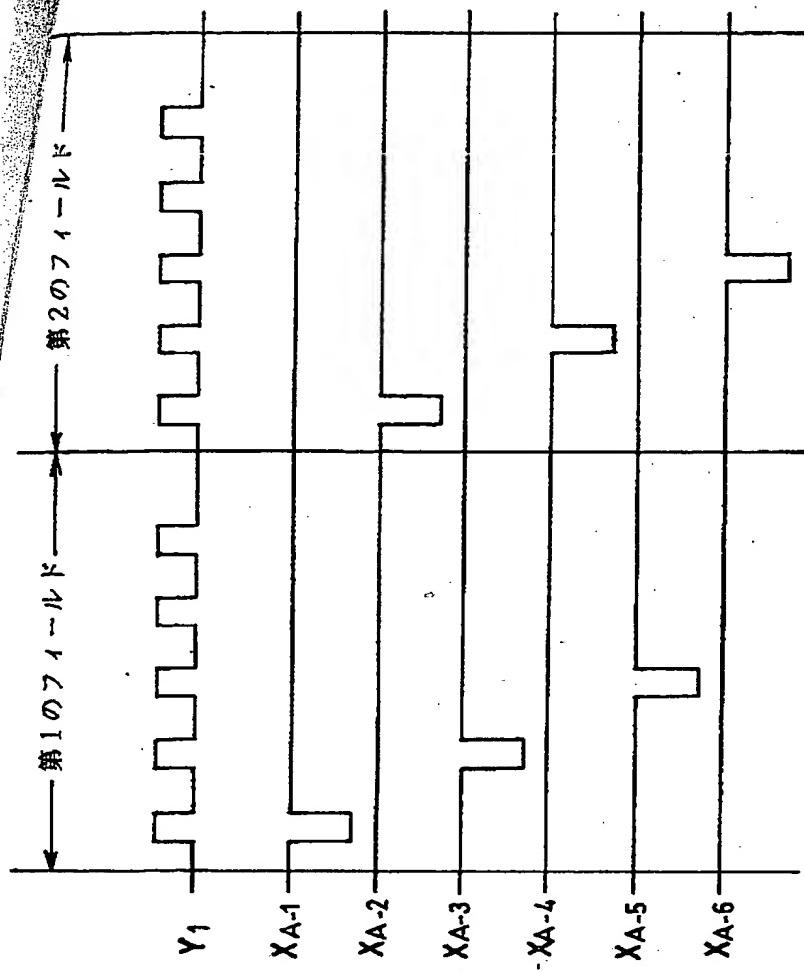




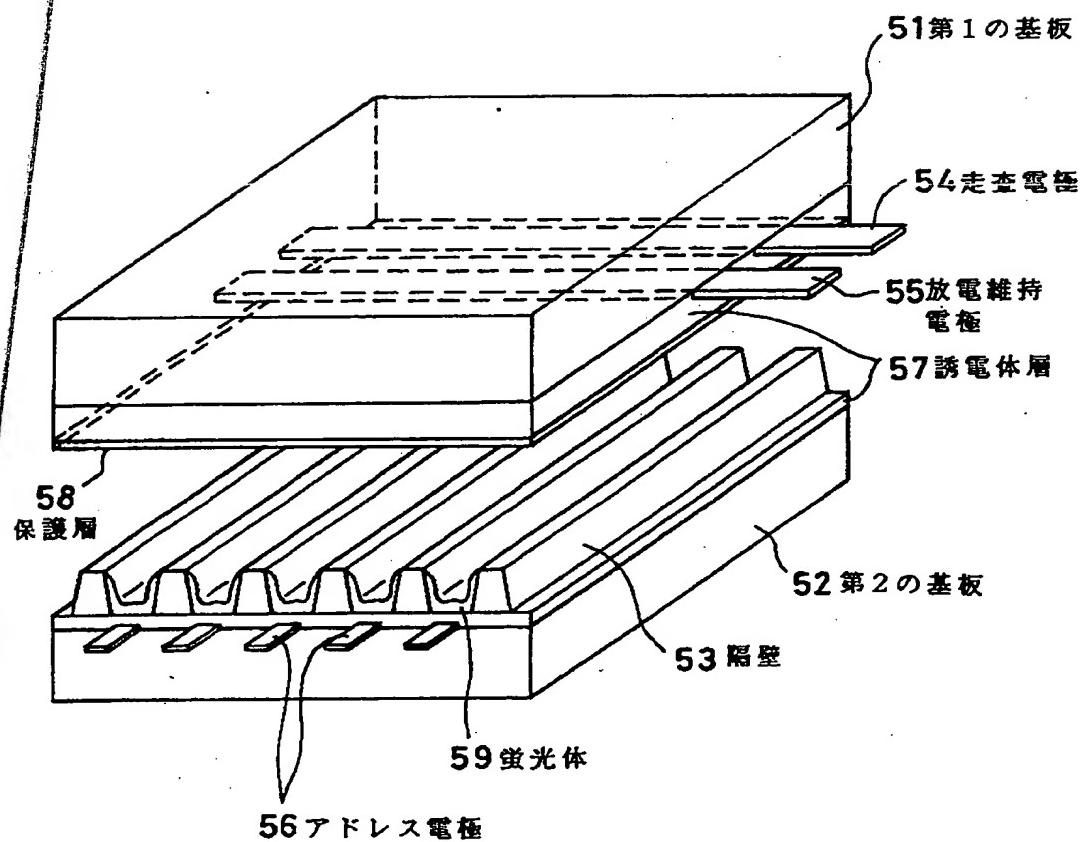


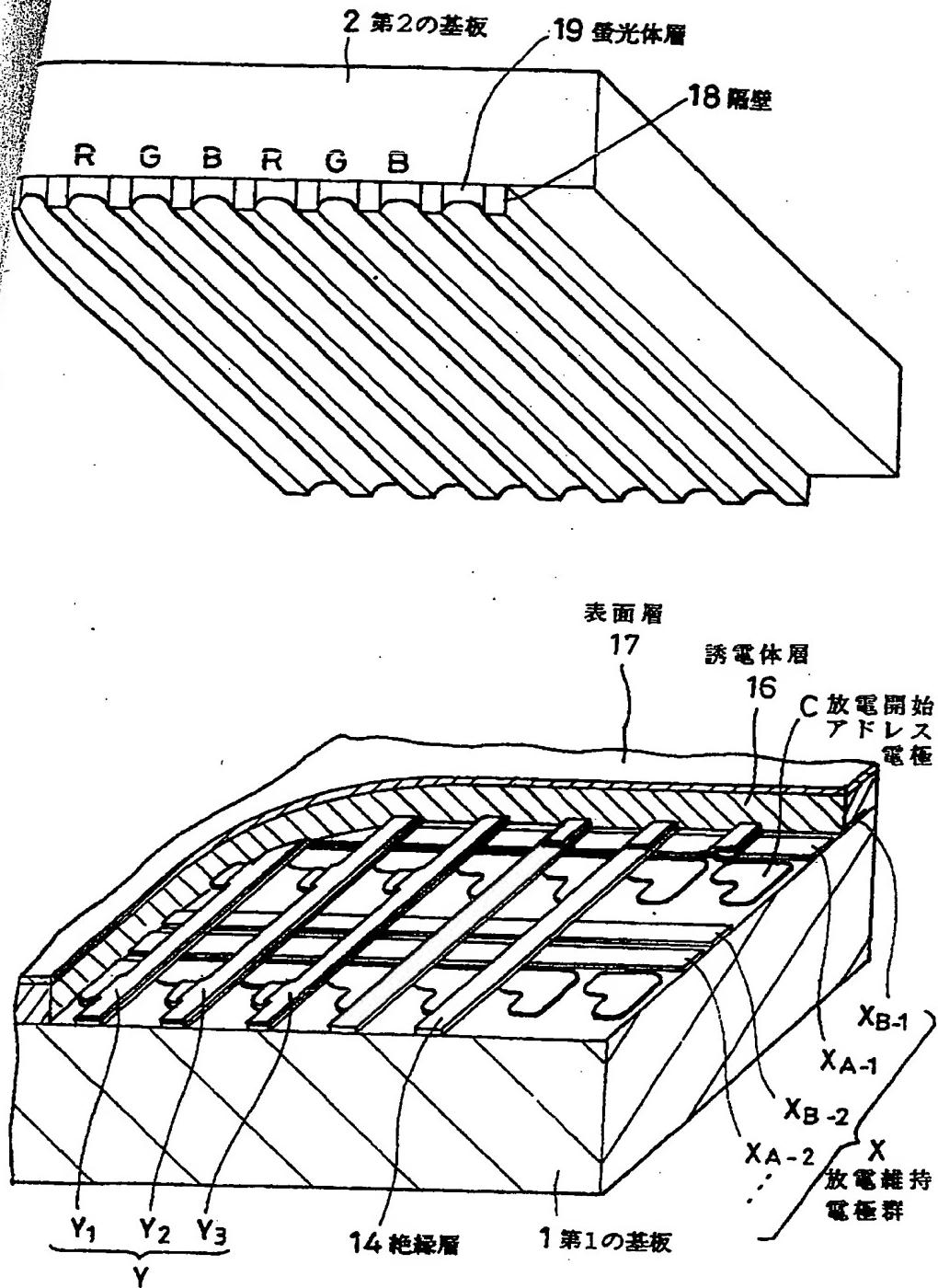
電極間距離と誘導体層の厚さの説明図



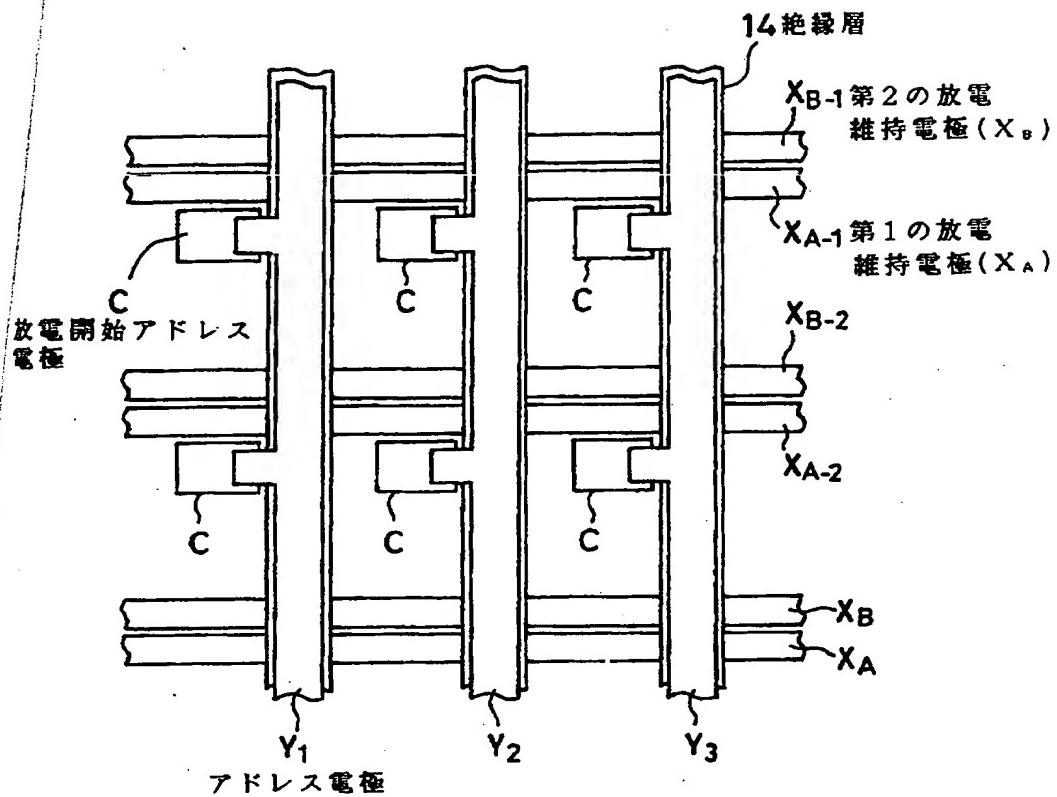


11】





【図13】



【図14】

